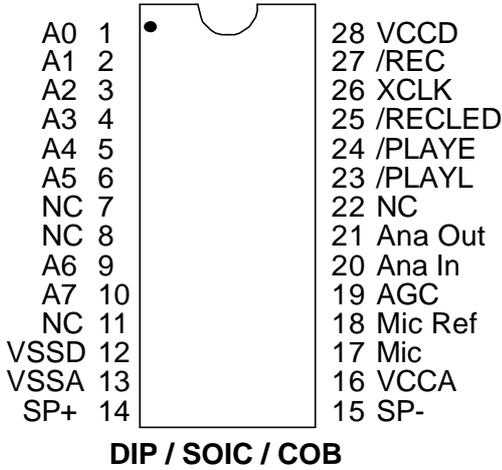
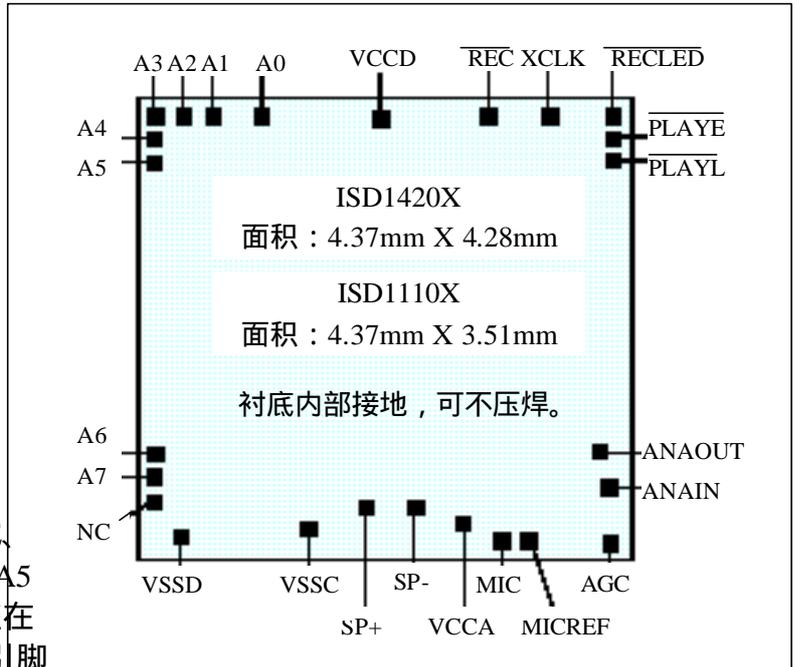


ISD1420/1110 语音电路资料

一、管脚排列图：



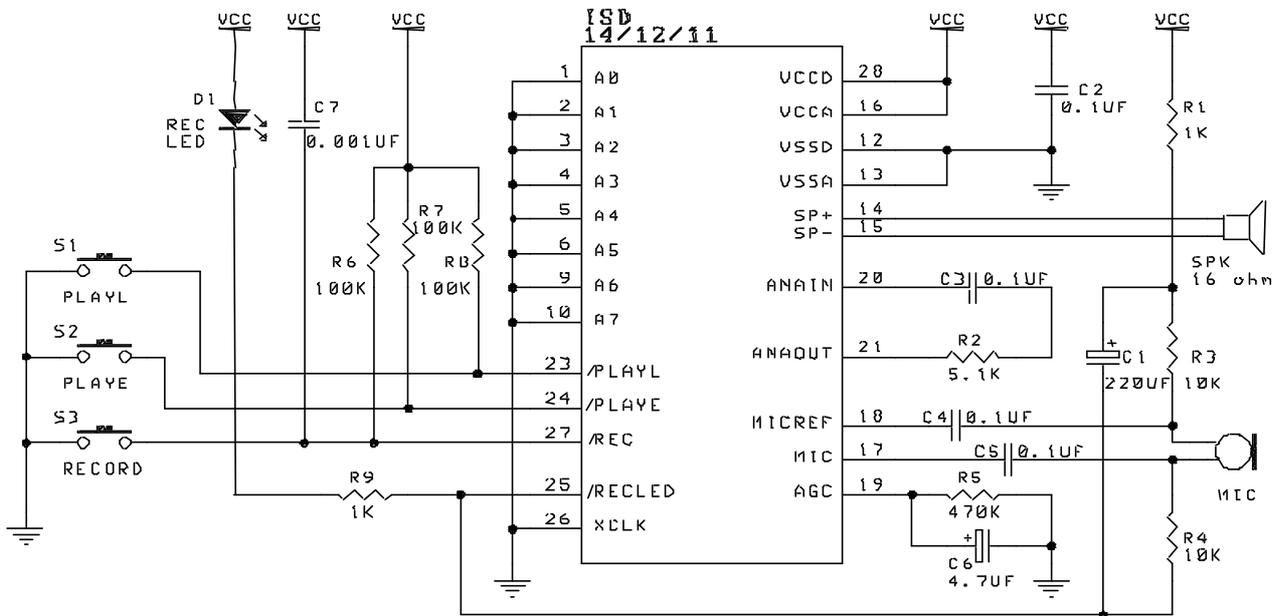
二、压焊引脚图：



ISD1110 的 /REC、/PLAYL、/PLAYE、A6、A7 端内部被上拉到 VDD，A0~A5 内部被下拉到 VSS，上拉或下拉阻值在 50K 至 100K。除此之外，其余各引脚与 1420 完全相同。电路设计中，这些端的外围上/下拉电阻可省略，但需要仔细考虑对静态电流的影响。

型号	时间	采样	带宽	段数	段长
1110	10 秒	6.4 kHz	2.6 kHz	80	125 ms
1420	20 秒	6.4 kHz	2.6 kHz	160	125 ms

三、应用原理图：



注：ISD1110 的 /PLAYL、/PLAYE、/REC、A7 和 A6 内部有上拉电阻，A5 ~ A0 内部有下拉电阻。因此 R6、R7 和 R8 不用接；不分段的话，地址也不必接地。按键和 A7、A6 接地会产生 100 微安的电流。